実験トランジスタ・アンプ設計講座

黒田 徹

●実用技術編

第 10 章 回路シミュレータ SPICE 入門 (24)

今回は、マランツのプリアンプ#7 と双壁をなすマッキントッシュ C22型プリアンプをシミュレーションします。

原回路(1)と動作点

イコライザ・アンプ部の回路図を 第1図に示します。原回路を忠実に 再現しました。NFB は2段目のプレートから初段のカソードに戻され ています。3段目はカソード・フォロワで、3段目のカソードから2段目 のカソードに330 k Ω を介し、正帰 還が掛っています。

原回路図には各部の DC 電圧が 表記されています。初段のプレート 電圧は 144 V, 2 段目のプレート電 圧は 148 V です。シミュレーション 結果は、初段が 155.879 V, 2 段目 が 165.026 V です。なお, 12 AX 7 は Koren 氏のデバイス・モデルを 用いました。誤差は真空管の特性の ばらつきの範囲でしょう。

帰還回路網の定数

帰還回路網は複雑です。こんな回路定数で果たしてRIAA特性になるのか、やや疑問です。シミュレーションで、周波数特性を確認しましょう。

RIAA 偏差を見るため, 逆 RIAA 特性回路を挿入します (前号参照). 前号では,R 18 と R 19 を同じ値(1 k Ω) としましたが,今回は逆 RIAA 回路の 1 kHz のゲインを 0 dB とするため,R 18 の値を 9.89808 k Ω にしています。逆 RIAA 回路の増幅器 (LAP 4,LAP 5,LAP 6) はアナロ

グ・ビヘイビア・モデルです。モデルの設定方法は、前号を参照してください。

RIAA 偏差のシミュレーション 結果を**第2**図に示します。やはり妙なカーブです。

20 Hz: +0.2 dB

30 Hz: +0.4 dB

100 Hz: -0.1 dB

1 kHz: 0.0 dB

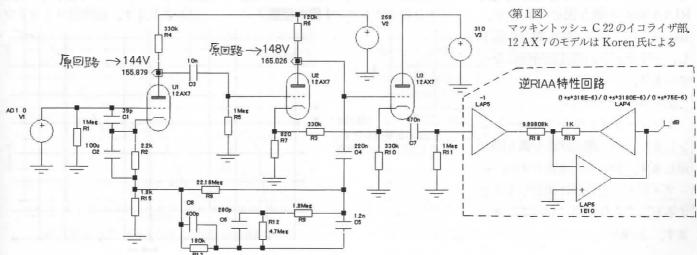
20 kHz: +0.3 dB

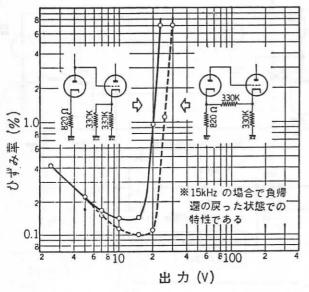
となっています。

ちなみに、マランツ #7 の RIAA 偏差を**第**3 図に示します。 $45 \, \text{Hz}$ $\sim 20 \, \text{kHz}$ の範囲では $\pm 0.1 \, \text{dB}$ 以内に入っています。しかし $20 \, \text{Hz}$ は $-1.5 \, \text{dB}$ 落ちています。

(1) 正帰還の効果

C22のイコライザ・アンプの正帰還の目的は何でしょう? これは真空管オペアンプ K2-W と同じ目的,すなわちオープン・ループ・ゲ

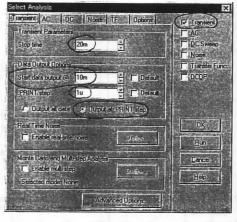


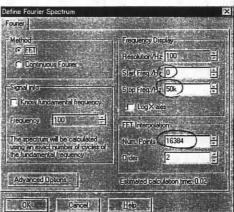


■〈第9図〉 上杉氏の発表した K-K 正帰還の効果 (本誌 69 年 10月号 p. 105第 7 図)

> 〈第11図〉▶ 過度解析の設定

〈第 12 図〉▶ フーリエ解析の設定





のかも知れません。

ひずみ率特性

上杉佳郎氏が本誌 1969 年 10 月 号に発表されたマッキントッシュ C 22 クローン製作記事によります と,カソード・フォロワのカソード から 2 段目のカソードに掛けられた 正帰還によって,15 kHz のクリッピング・レベルが約 5 V ほど大きく なった,と報告されています(2)(第9図)。

シミュレーションで確かめてみま しょう。まず**第 10 図**の回路で過渡 解析を実行したあと,フーリエ解析 を実行します。入力電圧 V 1 は片ピ ーク振幅=1 V,周波数= $15 \, \mathrm{kHz}$ の サイン波に設定します。

(1) 過渡解析の設定

第 11 図のように設定します。Start data output@を 10 ms に設定し、0~10 ms のデータ出力を禁止します。これは、入力信号が加わってから約 10 ms の期間は、過渡的に動作点が変化するためです。

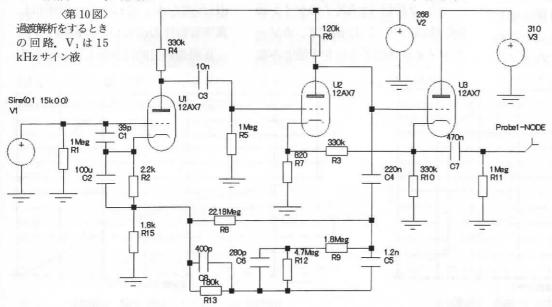
.PRINT step は $1 \mu s$ に設定します。そして Output at .PRINT step を選択します。

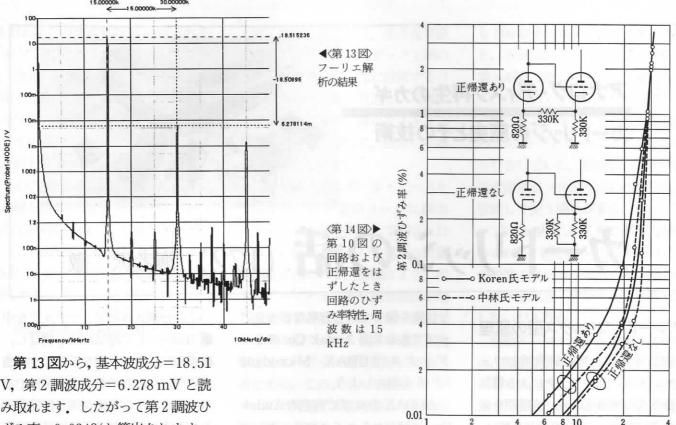
(2) 過渡解析の実行

内部解析は時刻 0 からスタート しますが、10 ms に達するまではデ ータ出力を止めているので、グラフ はすぐには表示されません。数秒経 過後にグラフが現れます。過渡解析が終了したら,回路図ウィンドウのメニューの $[Probe] \rightarrow [Fourier] \rightarrow [Probe voltage custom...] をクリックします。オシロスコープのプローブの形をしたカーソルが現れるので,第 <math>10$ 図の出力端子の配線にカーソルを当て,クリックします。すると,フーリエ解析の設定ダイ

すると,フーリエ解析の設定ダイ アログボックス (第12図) が現れる

ので、図のように編集します。すなわち X 軸の周波数範囲を0~50kHz、FFT点数=16384とします。設定がすんだら[OK]ボタンをクリックします。すぐにフーリエ解析結果(第13図)が表示されます。もし解析結果を表示するグラフが見えないときは、回路図ウィンドウのサイズを縮小してください。グラフが現れます。





V, 第2調波成分=6.278 mV と読 み取れます。したがって第2調波ひ ずみ率=0.034%と算出されます。 出力電圧は18.51/1.414=13.09 Vrmsです。

同様にして, 第10図のV1の振 幅を変えてシミュレーションする と, 第2調波ひずみ率対出力電圧特 性(第14図)を描くことができます。

つぎに帰還抵抗 R 3/330 K をア ースに落して正帰還をはずした回路 で,同様に過渡解析とフーリエ解析 を実行すると、正帰還がないときの 第2調波ひずみ率対出力電圧特性 (第14図)を描くことができます。 なお, 第14図の実線曲線は, 12 AX7のデバイス・モデルとして Koren氏のモデルを使用した場合 で、破線曲線は中林歩氏のモデルを 使用した場合です。

上杉氏の実測特性(第9図)は、 正帰還をかけたとき, 出力クリッピ ング・レベルが約5Vrms増加してい ますが、ひずみ率が1%になる出力 電圧は、正帰還の有無にかかわらず 29 Vrms です。

Koren 氏モデルの場合, ひずみ 率=0.1%の出力電圧は、正帰遷あ

りで約 20 V_{rms}, 正帰還なしで約 25 V_{rms}です。上杉氏の実測特性とまっ たく逆です。中林氏モデルの場合も, 正帰還のない方がひずみ率=0.1% の出力電圧が大きくなっています。

ちなみに,中林氏の12AX7モデ ルを用いたときの初段 12 AX 7 の DC プレート電圧は 143.176 V, 2 段目 12 AX 7 の DC プレート電圧 は 152.851 V です。第1図に示すよ うに, 原回路図に記載された初段の DC プレート電圧は 144 Vで, 2段 目は148 V でから、中林氏のモデル は, Koren 氏のモデルよりさらに正 確だろうと思います。

このようにシミュレーション結果 は、上杉氏の実測特性とまったく合 いません。その原因はつぎのどちら かでしょう.

①12 AX 7 のデバイス・モデルの 精度が不十分で、実際の真空管 の特性を正確に反映していな

②上杉氏の測定された回路は、た

またま第9図のようになった。

出力電圧(Vrms)

なお,第9図の測定回路は,マッ キントッシュ社の純正 C22 なの か、上杉氏の製作されたイミテーシ ョン機なのか、記事では明確ではあ りません。ちなみに、上杉氏のイミ テーション機 (ラジオ技術 1969年10 月号 p. 102 第1 図参照) は,2 段目 12 AX7のプレート抵抗が100kΩ で, 実測プレート電圧=170 VDC, 実測 B 電圧=260 V となっており, C 22 原回路図の値と若干の相違が あります。

第9図と第14図の特性差の原因 をはっきりさせるため、諸兄の実機 による追試実験をお願いしたいと存 じます.

■引用文献

(1) マッキントッシュ C 22 原回路図 (http://ww.berners.ch/McIntosh/en/ Matrix.htm からダウンロードできます) (2) 上杉佳郎「マッキントッシュ C 22 日本 版! 12 AX 7×6 高性能高信頼度ステレ オ・プリアンプの製作」ラジオ技術 1969年 10月号 p.105, 第7図。